# Situation 1: Türöffner – Datei Türöffner.lsim

Der Türöffner in einem Vierfamilienhaus muss reagieren, sobald der entsprechende Knopf in einer der Wohnungen gedrückt wird.

1. Prüfen Sie den Signalweg, korrigieren Sie gegebenenfalls.   
   Legen Sie Verbindungen stets von einem Ausgang (z. B. Taster) zu einem Eingang (z. B. Gattereingang, LED).
2. Simulieren Sie die Schaltung.   
   Vervollständigen Sie anschließend die folgende Aussage:   
   „Wenn der Türknopf in der Wohnung 1 \_\_\_\_\_\_\_\_ der Türknopf in der Wohnung 2 gedrückt wird, dann aktiviert sich der Türöffner.
3. Abstrahieren Sie vom Türöffner zur Logik, indem Sie den Namen der Grundfunktion, die Wertetabelle für zwei Eingänge und einen Ausgang sowie das Schaltsymbol des Logikgatters angeben.

 Wertetabelle Logik-Gatter: \_\_\_\_\_\_\_\_\_\_\_

|  |  |  |
| --- | --- | --- |
| Eingang A | Eingang B | Ausgang Y |
| 0 | 0 |  |
| 0 | 1 |  |
| 1 | 0 |  |
| 1 | 1 |  |

1. Begründen Sie die Sinnhaftigkeit des Symbols auf dem Logikgatter.
2. Erweitern Sie die vorhandene Schaltung so, dass alle vier Wohnungen berücksichtigt werden.
3. Schätzen Sie Ihre Aufgabenrealisierung und Ihren Lernzuwachs ein. Was fiel Ihnen leicht? Wo gab es Probleme? Wie haben Sie diese gelöst?

## Situation 2: Aufzugssicherheit – Datei Aufzug.lsim

Historische Aufzüge verfügten über Fahrpersonal – den Liftboy. Der Aufzug setzte sich erst dann in Bewegung, wenn die Tür geschlossen war. Außerdem musste der Liftboy einen Knopf drückte, der den Motor steuerte.

1. Legen Sie den Signalweg von den Sensoren zur Verarbeitungseinheit und von dieser zur Motorkontrolllampe.
2. Simulieren Sie die Schaltung.   
   Geben Sie den Namen der Grundfunktion, die Wertetabelle für zwei Eingänge und einen Ausgang sowie das Schaltsymbol des Logikgatters an.

 Wertetabelle Logik-Gatter: \_\_\_\_\_\_\_\_\_\_\_

|  |  |  |
| --- | --- | --- |
| Eingang A | Eingang B | Ausgang Y |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |

1. Beschreiben Sie mit eigenen Worten die Verarbeitungslogik der Schaltung.
2. Begründen Sie die Wahl des Symbols auf dem Logik-Gatter.
3. Erweitern Sie die Schaltung so, dass der Aufzug nur dann bewegt werden kann, wenn alle Etagentüren geschlossen sind.
4. Schätzen Sie Ihre Aufgabenrealisierung und Ihren Lernzuwachs ein. Was fiel Ihnen leicht? Wo gab es Probleme? Wie haben Sie diese gelöst?

## Situation 3: Kühlschank

Einfach, aber genial: Wenn die Tür des Kühlschranks geöffnet wird, geht in ihm das Licht automatisch an; also Schalter aus, Licht an.

1. Entwickeln Sie unter Verwendung eines bislang **noch nicht verwendeten** Logikgatters eine Schaltung, die die Kühlschrank­logik abbildet.
2. Geben Sie die Wertetabelle für einen Ein- und einen Ausgang an.

Wertetabelle Logik-Gatter: \_\_\_\_\_\_\_\_\_\_\_

|  |  |
| --- | --- |
| Eingang A | Ausgang Y |
|  |  |
|  |  |

1. Beschreiben Sie mit eigenen Worten die Verarbeitungslogik der Schaltung.
2. Ermitteln Sie den Namen der Grundfunktion und das Schaltsymbol des zugehörigen Gatters.
3. Schätzen Sie Ihre Aufgabenrealisierung und Ihren Lernzuwachs ein. Was fiel Ihnen leicht? Wo gab es Probleme? Wie haben Sie diese gelöst?

## Situation 4: Bankschließfach

Ein Bankschließfach verfügt über drei Schlösser. Zum Öffnen ist stets der Schlüssel der Bank notwendig. Außerdem muss mindestens ein Schlüssel der beiden Inhaber vorliegen. Die Schlüssel können als Eingangssignale B, I1 und I2 sowie das Öffnen durch eine Signallampe aufgefasst werden.

1. Begründen Sie, dass sowohl UND- als auch ODER-Aussagen in dieser Logik stecken. Formulieren Sie die Logik exakt mit UND und ODER.
2. Geben Sie die Wertetabelle an.

|  |  |  |  |
| --- | --- | --- | --- |
| Eingang B | Eingang I1 | Eingang I2 | Ausgang Y |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

1. Entwickeln Sie intuitiv eine Schaltung mit einem UND- und einem ODER-Gatter, die diese Logik realisiert. Leitungsverzweigungen lassen sich mit gedrückter UMSCHALT-Taste realisieren.
2. Schätzen Sie Ihre Aufgabenrealisierung und Ihren Lernzuwachs ein. Was fiel Ihnen leicht? Wo gab es Probleme? Wie haben Sie diese gelöst?

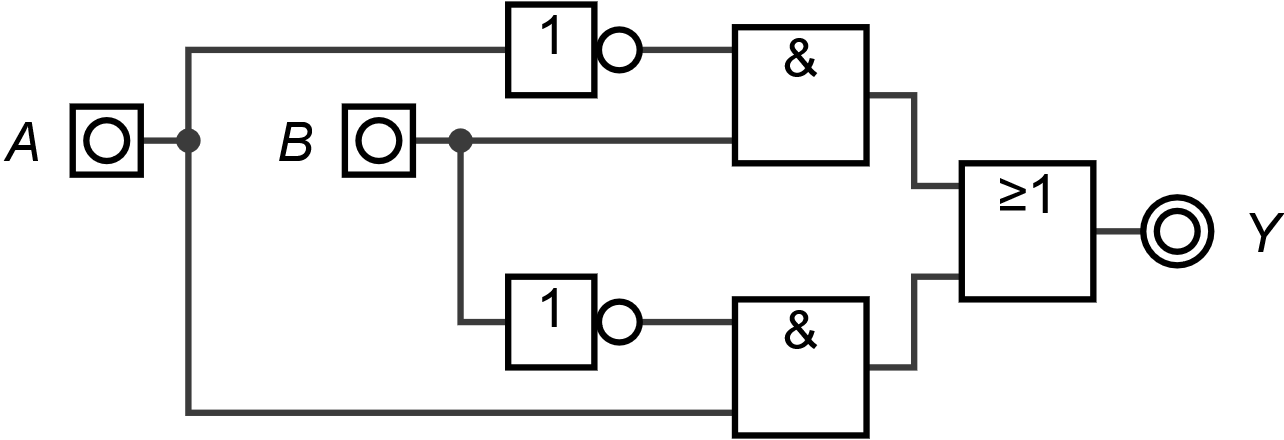
## Situation 5: Addieren von Bits – Halbaddierer, Volladdierer

Die Realisierung des Additionsbefehl im Rechenwerk des von-Neumann-Rechners erfolgt mittels Hardware. Die Signale werden dazu zu einem Addierwerk gelenkt.   
Für das Addieren zweier Bits an den Eingängen A und B zu Y gilt folgende Tabelle.

|  |  |  |  |
| --- | --- | --- | --- |
| Eingang A | Eingang B | Ausgang Y | Übertrag U |
| 0 | 0 | 0 | 0 |
| 0 | 1 | 1 | 0 |
| 1 | 0 | 1 | 0 |
| 1 | 1 | 0 | 1 |

Im letzten Fall wird zusätzlich ein Übertrag U auf die nachfolgende Stelle erzeugt. Keines der bisher behandelten Logikgatter besitzt eine identische Wertetabelle für A, B und Y.

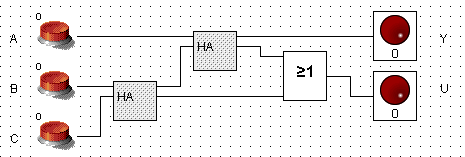
1. Zeigen Sie im Simulator, dass die nachfolgende Schaltung die Wertetabelle abbildet.



1. Stellen Sie eine Hypothese über das Schaltzeichen eines Gatters auf, das die gegebene Wertebelegung hat. Prüfen Sie die Hypothese im Simulator in einer neuen Schaltung. Geben Sie den Namen des Gatters an.  
   Logik-Gatter: \_\_\_\_\_\_\_\_\_\_\_
2. Erweitern Sie die Schaltung so, dass es den Ausgang U zum Anzeigen des Übertrags gibt. Man nennt eine solches Schaltnetz **Halbaddierer HA**.
3. Ein Volladdierer muss in der Lage sein, drei Eingänge A, B, und C auf zwei Ausgänge Y und U abzubilden. Entwickeln Sie die Wertetabelle für einen Volladdierer. Begründen Sie, dass er drei Eingänge benötigt.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Eingang A | Eingang B | Eingang C | Ausgang Y | Übertrag U |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |

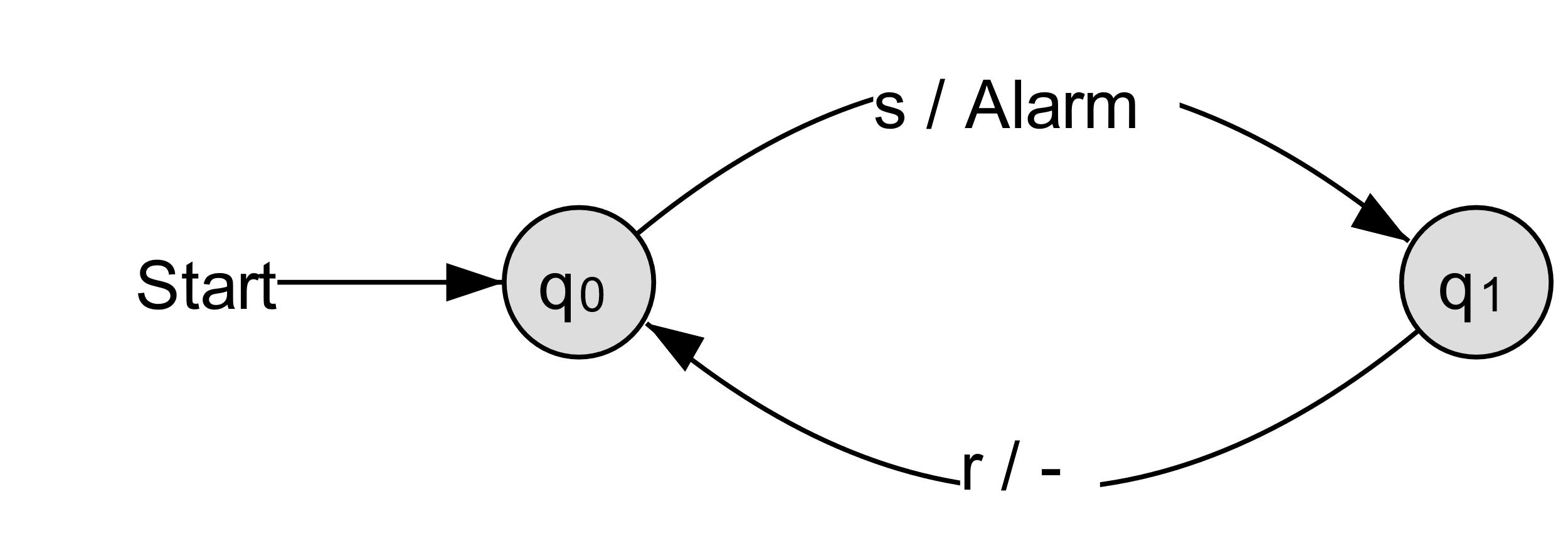
1. Prüfen Sie, ob folgende Schaltung korrekt arbeitet, wenn das Symbol HA für Halbaddierer steht. Man nennt eine solches Schaltnetz Volladdierer, VA bzw. FullAdder.



1. Entwickeln Sie unter Verwendung von acht Schaltern ein Addierwerk zum Addieren von vier Bit unter Verwendung von Voll- und Halbaddierern.
2. Schätzen Sie Ihre Aufgabenrealisierung und Ihren Lernzuwachs ein. Was fiel Ihnen leicht? Wo gab es Probleme? Wie haben Sie diese gelöst?

## Situation 6: Alarm – Bits speichern – Flip-Flop – Datei Alarm.lsim

Bei einfachen Alarmanlagen löst eines Sensors eine Alarm-Sirene aus, die erst durch manuelles Rücksetzen wieder verstummt. Ein Mealy-Automat kann dies modellieren.

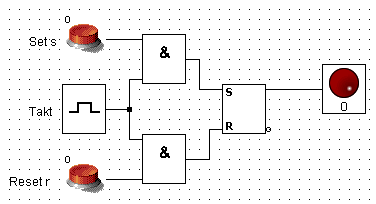


1. Begründen Sie, dass der Mealy-Automat unvollständig dargestellt ist.   
   Vervollständigen sie ihn.
2. Entwickeln Sie unter Verwendung eines ODER-Gatter, eines Schalters und einer LED eine sog. Selbsterhalte-Schaltung, die beim Auslösen eines Schalters die LED dauerhaft leuchten lässt, auch wenn der Schalter deaktiviert wird.

1. Die Schaltung soll um eine Möglichkeit ergänzt werden, die Alarmanlage über ein Signal am Eingang R zurückzusetzen. Dazu müssen die Eingänge des ODER-Gatters den Wert 0 haben, wobei der Wert am unteren ODER-Eingang von der Alarmsignalleuchte und vom Resetknopf abhängen. Entwickeln Sie die Wertetabelle.

|  |  |  |
| --- | --- | --- |
| Alarmsignal-leuchte | Resetknopf | Signal für  unteren ODER-Eingang |
| 0 | 0 |  |
| 0 | 1 |  |
| 1 | 0 |  |
| 1 | 1 | unbestimmt |

1. Erweitern Sie die Schaltung um die Reset-Funktion mithilfe zweier unterschiedlicher Gatter.   
   Tipp: Wie sehe die Wertetabelle aus, wenn Sie das Reset-Eingangssignal zunächst negieren würden? Erkennen Sie eine bekannte Wertebelegung wieder?
2. Die Schaltung der Alarmanlage stellt einen 1-Bit Speicher dar.  
   Begründen Sie diese Aussage.
3. Um Speicher- und Verarbeitungsprozesse zu synchronisieren, ist eine Taktsteuerung notwendig. Untersuchen Sie das taktgesteuerte RS-Flip-Flop (Fachbezeichnung für den 1-Bit-Speicher).   
   Ermitteln Sie den Zeitpunkt des Speicherns und Löschens eines Bits.



1. Schätzen Sie Ihre Aufgabenrealisierung und Ihren Lernzuwachs ein. Was fiel Ihnen leicht? Wo gab es Probleme? Wie haben Sie diese gelöst?